具体招聘岗位如下：

|  |  |  |  |
| --- | --- | --- | --- |
| **编号** | **招聘岗位名称** | **岗位方向及内容** | **岗位要求** |
| 8S01 | 超导量子器件与电路方向博士后/项目副研 | 超导氮化铌系SIS、SNS或SFS约瑟夫森结、大规模集成工艺与电路研发；超导数字电路应用研究；工作表现优秀者可留任固定研究人员。 | 1、物理学或者微电子专业硕士、博士；2、熟悉超导器件微纳加工工艺过程；3、熟悉液氦温区电学和数字电路测试表征；4、有超导SIS薄膜生长、超导约瑟夫森结制备与表征经验者优先。 |
| 8S07 | 超导量子计算器件研究 | 从事超导电路的量子物理与量子工程研究包括量子比特、量子参量放大器、量子模拟芯片等超导量子器件的设计和制备、超导量子芯片的封装技术、微波精密测量、基于超导量子器件的新奇物理和应用等方向的研究。 | 1、物理或者电子类博士；2、有凝聚态物理、量子信息、量子光学、超导电子学、量子输运研究背景优先；3、有微纳米加工、微波测量技术、极低温、微弱电学输运经验者优先；4、有FPGA硬件编程经验者优先；5、有COMSOL、HFSS等有限元物理场仿真经验者优先。 |
| 8S15 | 数字电路工程师 | 高速互联数字电路开发及信号处理。 | 1、电子/通信等专业硕士及以上学历；2、具有FPGA、MCU开发经验；3、熟悉matlab、labview、multisim、Altium Designer等EDA软件；4、思维活跃、学习能力强、有合作精神。 |
| 8S16 | 高速电路工程师 | 高速电路芯片及模块设计与测试。 | 1、电子/微电子等专业硕士及以上学历；2、具有OEIC/MMIC设计经验；3、熟悉ADS、HFSS、Candance等EDA软件；4、了解高频电路测试。 |
| 8S18 | 刻蚀工程师 | 负责ICP、RIE和IBE等刻蚀工艺开发及相关设备的运维。 | 1.理工科专业，本科及以上学历；2.2年以上ICP、RIE或IBE工艺开发经验；3.熟悉半导体制程者优先。 |
| 8S19 | 镀膜工程师 | 负责磁控溅射、PECVD等薄膜生长工艺开发及相关设备的运维。 | 1.理工科专业，本科及以上学历；2.2年以上磁控、PECVD工艺开发经验；3.熟悉半导体制程者优先。 |
| 8S20 | CMP工程师 | 负责CMP工艺开发及相关设备的运维。 | 1、理工科专业，本科及以上学历；2、2年以上CMP工艺开发经验；3、熟悉半导体制程者优先。 |
| 8S21 | 测试工程师 | 负责探针台测试及相关设备运维 | 1、理工科专业，本科及以上学历；2、熟悉半导体制程者优先；3、熟悉器件电学测试或薄膜形貌表征者优先。 |
| 8S22 | 集成工艺工程师 | 负责超导大规模集成工艺开发及流片。 | 1、理工科专业，本科及以上学历；2、2年以上器件工艺开发经验；3、具备超导专业背景者优先。 |
| 8S23 | 超导集成电路测试工程师 | 开展低温超导数字电路测试表征和结果分析；开发新型电路的测试表征方案。 | 1、电子工程或相关专业，具有硕士及以上学历的应届毕业生，或本科毕业具有2年以上集成电路测试或低温测试相关工作经历；2、熟悉电路、模电和数电的知识及应用，懂得ADC和DAC的原理及相关概念；3、熟悉MATLAB、C或LabVIEW等编程语言；4、熟悉数字、混合电路测量表征知识，熟悉示波器、源表、逻辑分析仪、射频信号源等仪器，具有较强的动手能力和学习能力。 |
| 8S24 | 版图工程师 | 超导集成电路版图开发 | 1、微电子或者电子工程硕士及以上学历；2、对数字电路有良好的理解，具有独立的从设计到版图到流片的工作经历，有CMOS单元库设计经验者可加分；熟悉perl，tcl，vi脚本为佳；3、良好的沟通能力，具有极强的团队合作精神，能够按照SoC芯片的要求，定制相关的IP。 |
| 8S25 | 混合电路研发 | 混合电路设计；研发特定功能ADC等混合电路芯片。 | 1、微电子、电子等相关专业全日制硕士以上学历，熟悉ADC基本原理；2、熟练掌握ADC核心模数转换模块设计方法；3、熟练掌握基本设计工具及测试数据分析处理方法；4、有高带宽或高精度ADC整体芯片研发经验者优先；5、有使用python/c++等语言编程经验者优先。 |
| 8S26 | 超导器件研究 | 超导电路及器件研究 | 1、物理学或计算机科学电子工程应用博士学历，有超导器件或量子学背景；2、具有独立研究能力。 |